



INVITATION

2018 KLIPPEL電聲研討會 - QC品質控制應用

透過高效率的終端測試優化音頻設備的性能/成本比

Optimizing Performance/Cost Ratio of Audio Devices through Efficient End-of-line Testing

- 日期： 7th + 8th November, 2018 (09:00-17:00)
- 地點： 逢甲大學創新育成中心 Feng-Chia University BIC
- 主講人： Dr. Stefan Irrgang / KLIPPEL GmbH
- 語言： English
- 報名費用： NTD6,000 (進修生或在學生NTD1,000)
- 對象： 電聲系統工程設計開發、品質管理工程設計相關、機械電聲工程相關學系學生
- 主辦單位： 尚馬電聲科技有限公司、電聲產學技術發展與驗證聯盟(EATD)
- 協辦單位： 逢甲大學電聲碩士學位學程
- 報名聯絡： 尚馬電聲科技有限公司
tel 02-27218345
e-mail paco.lee@somaacoustic.com.tw
website www.somaacoustic.com.tw (研討會採線上報名)

摘要

性能和可靠性都是電聲設備的關鍵特性，但並不總是以最好的方式進行平衡。在裝配過程中的零件差異和不確定性會影響產品的性能及可靠性。如果在生產線終檢測試期間才檢測到，則缺陷單元會增加製造成本，而如果在品檢端發生未檢測到的故障則會增加售後成本。

本次研討會討論了使用Klippel分析儀系統進行終端測試的作用，以減少各種檢測不良並能同步優化產品的成本、性能比。

會議內容

- 如何為終端用戶實現電聲設備的最大性能/成本比?
How to achieve maximum performance/cost ratio of audio devices for the end-user?
- 如何定義終端用戶所感知的預期目標性能以及允許的誤差?
How to define the target performance and permissible tolerances as perceived and expected by the end-user?
- 如何透過在標準條件下測量的物理特性來描述目標及性能?
How to describe the target performance by physical characteristics measured under standard conditions?
- 如何連結標準測量與終端測試?
How to link standard measurements with End-of-Line testing?
- 如何設置通過/失敗限制，最大限度地降低生產中的不良率以及售後維修的額外成本?
How to set PASS/FAIL limits minimizing the rejection rate in production as well as additional cost in after-sales support?
 - 如何提高產品在品檢時的可靠性?
How to improve the reliability of the product in the field?
 - 如何使用終端測試來檢查DUT的可靠性並避免量測失敗?
How can EoL-testing be used to check the reliability of the DUT and to avoid field rejects?
 - 如何透過終端檢測的數據追溯不通過的項目並且優化?
How to benefit from traceability by matching the field rejects with the data from EoL-testing?
- 如何通過設計和DSP提高產品的可靠性和穩定度?
How to improve the reliability and robustness of the product by design and DSP?
- 如何使用可靠的數據在供應商，製造商和客戶之間進行溝通（成本、物理條件和實際感知）?
How to communicate between supplier, manufacturer and customer using reliable data (cost, physical and perceptual characteristics)?
- 如何使用KLIPPEL Analyzer System中的工具來解決這些挑戰?
How to use tools from KLIPPEL Analyzer System to solve those challenges?
- 如何設置線路終端測試，提供最佳的測量速度和測試靈敏度?
How to set up End-of-Line test giving best ratio of speed and sensitivity?

KLIPPEL ANALYZER SYSTEM的軟體模組和硬體組件提供實用的解決方案。研討會重點討論終端測試，同時也展示了如何定義產品、設計過程、產品評估和客戶最終應用反饋之間的關係。

若有任何測試相關問題欲探討，歡迎提前告知，以利安排加入課程討論中。請將您的問題傳至：
henry.liou@somaacoustic.com.tw
Dr. Irrgang will address other topics in his lecture which are important for your work.
Please send your wish list or detailed question to henry.liou@somaacoustic.com.tw.